**Індивідуальне завдання**

**до виконання курсового проекту**

**з дисципліни «Архітектура комп’ютерів»**

Студента Захожого Ігоря Олександровича

Групи ІО-73

|  |  |
| --- | --- |
| **Вихідні дані до розробки** | |
| Вибір елементної бази | 1816ВЕ51 |
| Організація шини | ША, ШД (розділені шини адреси та даних) |
| Вибір системи команд | Комплексна (Intel, VAX, Motorola) |
| КПП, КПДП | Централізований |
| Спосіб множення та розрядність операндів | Другий спосіб, 32 з фіксованою комою |
| Додаткові порти | P7, P4 |
| Кількість ЗУ | 127 |
| Функція |  |
| Адреси для ВВ55 | ВВ55 |
| Адреси для інтерфейсу зовнішнього пристрою | 40h, 41h, 42h, 43h |
| Пам’ять програм | 64 Кб (2 стор.) |
| Пам’ять даних | 2 Кб (12 стор.) |
| Модуль ОП |  |
| Функціональна схема | 580ВВ55; КПП; додаткові порти (1816ВР43) |
| Принципова схема | 580ВВ55; КПП; додаткові порти (1816ВР43) |

**Завдання видав**

**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ «\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_»**

**Завдання отримав**

**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ «\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_»**